

Curriculum vitae

Informații personale

Nume/Prenume	Bakó, László
Telefon	0365-403033
E-mail	lbako@ms.sapientia.ro
Cetățenia	Română
Stare civilă	Căsătorit (doi copii, în vârstă de 14 respectiv 12 ani)
Data și locul nașterii	1977.01.16. Târnăveni, jud. Mureș

Funcția și locul de muncă (universitatea, facultatea, catedra) **lector universitar, Fundația Sapientia Universitatea Sapientia, Facultatea de Științe Inginerești și Umaniste Tg-Mureș, Catedra de Inginerie Electrică**

Educație și formare

- **Doctorat** la Universitatea Transilvania din Brașov, Facultatea de Inginerie Electrică și Știința Calculatoarelor, Domeniul fundamental : Științe Inginerești, Domeniul: Inginerie Electronică și Telecomunicații, Tema tezei de doctorat: Sisteme Adaptive cu Rețele Neuronale Artificiale Neuromorfe. Realizări cu Dispozitive Hardware Reconfigurabile, Conducător științific: Prof.dr.ing. Iuliu SZEKELY, 2010.
- **Masterat**, Sisteme automate avansate de conducere a proceselor industriale și energetice, Universitatea “Petru Maior”, Târgu Mureș, promoția 2001
- **Inginer** diplomat în profilul știința sistemelor și a calculatoarelor, specializarea Automatică și Informatică Industrială, Universitatea “Petru Maior”, Târgu Mureș, promoția 2000

Experiența profesională

2014-2015	Cercetător postdoctoral la Universitatea „Petru Maior” din Tîrgu-Mureș în cadrul proiectului POSDRU/159/1.5/S/133652
2012-2013	Cercetător științific cu parte de normă la Universitatea Tehnică din Cluj-Napoca
2006-prezent	Fundația Sapientia Universitatea Sapientia, Facultatea de Științe Inginerești și Umaniste Tg-Mures, Catedra de Inginerie Electrică, <i>lector universitar</i>
2004-2006	Fundația Sapientia Universitatea Sapientia, Facultatea de Științe Inginerești și Umaniste Tg-Mures, Catedra de Inginerie Electrică, <i>asistent universitar</i>
2002-2004	Fundația Sapientia Universitatea Sapientia, Facultatea de Științe Inginerești și Umaniste Tg-Mures, Catedra de Inginerie Electrică, <i>preparator universitar</i>
2001-2002	Fundația Sapientia Universitatea Sapientia, Facultatea de Științe Inginerești și Umaniste Tg-Mures, Catedra de Inginerie Electrică, <i>preparator universitar (plata cu ora)</i>

Alte funcții deținute (nedidactice)

2001-2002	AAGES S.R.L. Tg-Mureș, inginer proiectant
2019-	Elitengin Labs SRL, Tg-Mureș, Adminsitrator, manager proiect informatic

Limbi străine cunoscute

Engleză: avansat scris și vorbit (Cambridge Certificate in Advanced English)

Germană: mediu scris, începător vorbit

Maghiară: limba maternă

Activitatea didactică (cursuri, seminarii, lucrări practice conduse)

1. Analiza asistată de calculator a circuitelor electronice, curs, 2010-2013
2. Sisteme periferice și interfețe, curs și laborator, 2005-2018
3. Sisteme SCADA și comunicații industriale, curs și laborator, 2008-2018
4. Sisteme SCADA și comunicații industriale, laborator, 2004-2007
5. Arhitectura calculatoarelor, curs, 2007-2018
6. Circuite logice reconfigurabile, curs și laborator, 2006
7. Microcontrolere II, curs și laborator, 2006
8. Arhitectura calculatoarelor, laborator, 2003-2018
9. Teoria sistemelor, laborator, 2003
10. Bazele informaticii, laborator, 2001-2004
11. Introducere în știința sistemelor de calcul, laborator, 2002-2003
12. Electronică digitală II, laborator, 2010-2012

Domeniul de cercetare

Inteligență artificială, Implementarea rețelelor neuronale pe sisteme digitale reconfigurabile, Arhitectura sistemelor de calcul cu microprocesoare

Membru în organizații științifice și profesionale

- Societatea Română de Automatică și Informatică Tehnică
- Societatea Tehnico Științifică Maghiară din Transilvania
- Member of the Society of Hungarian Scientists and Scholars

Data: 15. septembrie 2019.